

DIRETORIA DE ENSINO
COORDENAÇÃO DO CURSO: TÉCNICO INTEGRADO EM TELECOMUNICAÇÕES
PROGRAMA DE UNIDADE DIDÁTICA – PUD

DISCIPLINA: PROJETO DE INTEGRADOR II (Projeto com Microcontrolador)	
Código:	01.105.72
Carga Horária Total: 40 HORAS	CH Teórica: 40 CH Prática:
CH - Prática como Componente Curricular do ensino:	
Número de Créditos:	2
Pré-requisitos:	Não tem
Semestre: 05	5
Nível:	Ensino Médio
EMENTA	
Integração dos conhecimentos das disciplinas Eletrônica, Eletrônica Digital e Lógica de Programação. Revisão de conteúdos. Construção de protótipos. Apresentação de protótipos.	
OBJETIVO	
Integrar conhecimentos das disciplinas técnicas de lógica de programação com a finalidade de construir protótipos de <i>softwares</i> que evidenciem o domínio do conhecimento abordado nas disciplinas Eletrônica Digital, Eletrônica e Lógica de Programação para serem apresentados ao final da disciplina..	
PROGRAMA	
Construção de protótipos de <i>softwares ou hardwares</i> por meio de estratégias definidas coletivamente sob a mediação do docente utilizando como recursos os conhecimentos adquiridos nas disciplinas Eletrônica, Eletrônica Digital e Lógica de Programação, destacando-se os seguintes pontos: • Discussão sobre a proposta de trabalho • Elaboração de planejamento • Definição de metodologia e cronograma de trabalho • Revisão de conhecimentos • Desenvolvimento das propostas de trabalho • Apresentação do produto	
METODOLOGIA DE ENSINO	
Utilizar metodologias de aprendizagem baseadas em projetos para tratar problemas do mundo real com o intuito de construir um produto final prático, ou seja um protótipo de <i>software ou hardware</i> que tenha sido produzido utilizando os conceitos e técnicas abordados nas disciplinas Eletrônica, Eletrônica Digital e Lógica de Programação,. Integração com outras áreas de conhecimento é válida e desejável..	
RECURSOS	
Material didático-pedagógico: Livro didático; Apostilas; Fotocópias; Jornais virtuais ou impressos atuais. Material didático-pedagógico Recursos audio visuais Laboratório de informática com quantidade de máquinas satisfatória	

AVALIAÇÃO

As avaliações terão caráter formativo e continuado, em conformidade com o sistema do IFCE, compostas por provas individuais, por trabalhos em equipe ou individuais.

A avaliação da disciplina ocorrerá segundo o Regulamento da Organização Didática – ROD do IFCE, Art. 91, que determina que no IFCE a avaliação deve ter caráter diagnóstico, formativo, processual e contínuo, com a predominância dos aspectos qualitativos sobre os quantitativos e dos resultados parciais sobre os obtidos em provas finais, em conformidade com o artigo 24, inciso V, alínea a, da LDB N°. 9.394/96.

BIBLIOGRAFIA BÁSICA

DEITEL, Paul; DEITEL, Harvey. Java: como programar. 8. ed. São Paulo: Pearson, 2010.

SINTES, Anthony. Aprenda Programação Orientada a Objetos em 21 dias. 1. ed. São Paulo: Pearson, 2012.

HORSTMANN, Cay S. Core Java. 8. ed. São Paulo: Pearson Brasil, 2009.

BIBLIOGRAFIA COMPLEMENTAR

AHMED, Khawar Zaman. Desenvolvendo Aplicações Comerciais em Java com J2EE e UML. Rio de Janeiro: Ciência Moderna, 2003.

HUBBARD, J. R. Programação com Java. Col. Schaum. 2. ed. São Paulo: Bookman, 2006.

FORBELLONE, A. L. V.; EBERSPÄCHER, H. F. Lógica de programação. Makron, 2000.

GUIMARÃES, A M.; LAGES, N. A. C. Algoritmo e estruturas de dados. LTC, 1985.

MANZANO, J. A. N. G.; OLIVEIRA, J. F. Algoritmos: lógica para desenvolvimento de programação de computadores. Érica, 2010.

Coordenador do Curso

Setor Pedagógico

